
Fondements de l'informatique

Préliminaires généraux Les questions de programmation doivent être traitées en langage *OCaml*. On pourra utiliser toutes les fonctions des modules `Array` et `List`, ainsi que les fonctions de la bibliothèque standard (celles qui s'écrivent sans nom de module, comme `max`, `incr` ainsi que les opérateurs comme `@`). L'utilisation d'autres modules est interdite. Si les paramètres d'une fonction à coder sont supposés vérifier certaines hypothèses, il ne sera pas utile dans l'écriture de cette fonction de tester si les hypothèses sont bien satisfaites. On ne cherchera pas à gérer les exceptions. Lorsque les choix d'implémentation ne découlent pas directement des spécifications de l'énoncé, il est vivement conseillé de les expliquer.

Il est attendu des candidates et des candidats des réponses construites. Ils seront également évalués sur la précision, le soin et la clarté de la rédaction. Les questions avec une étoile (c'est-à-dire de la forme **Question***) sont a priori plus difficiles ou nécessitent plus d'attention. Il est autorisé d'admettre le résultat d'une question (en particulier celles avec une étoile) pour traiter les questions suivantes.

Ce sujet s'intéresse à différents modèles de neurones et réseaux de neurones formels, à leur puissance en tant que modèles de calculs, ainsi qu'à la complexité de leur apprentissage exact.

Fixons une fonction $\mathcal{A} : \mathbb{R} \rightarrow \mathbb{R}$ (\mathbb{R} désigne l'ensemble des réels). Jusqu'à la fin de la partie IV, la fonction \mathcal{A} (qui est appelée la *fonction d'activation*) sera la *fonction de Heaviside*, c'est-à-dire la fonction $\mathcal{H}(x)$ qui vaut 1 pour $x \geq 0$, 0 sinon.

Un *neurone à n entrées* est décrit par des paramètres w_1, w_2, \dots, w_n et h , qui sont des réels. Chacun des w_i est appelé un *poids*, et h est appelé le *seuil* du neurone. Un tel neurone calcule une fonction de \mathbb{R}^n dans \mathbb{R} de la façon suivante : sur les entrées x_1, x_2, \dots, x_n , il prend la valeur $\mathcal{A}(w_1x_1 + w_2x_2 + \dots + w_nx_n - h)$. Cette valeur s'appelle *sa valeur d'activation*.

Objectifs généraux du sujet Dans la partie I, on étudie les neurones pris isolément. De la même manière qu'en informatique en partant des portes logiques élémentaires comme le *ET*, le *OU* et la négation *NOT*, on s'intéresse classiquement aux circuits booléens construits à partir de ces portes comme modèles de calculs, on s'intéressera à partir de la partie II aux circuits (“réseaux”) de neurones construits à partir de neurones.

Notez que les poids et les seuils sont a priori des réels quelconques. On parlera de neurone ou de réseau de neurones à *poids unitaires* lorsque tous les poids¹ prennent leur valeur dans $\{-1, 0, 1\}$.

1. Dans un réseau à poids unitaire, on n'impose rien sur les seuils : cela peut très bien être des réels quelconques.



Partie I. Le cas d'un neurone à seuil

On note $\mathbf{B} = \{0, 1\}$: l'intuition dans tout le sujet est que le réel 0 représente la valeur logique *faux*, et que le réel 1 représente la valeur logique *vrai*. On répète que dans cette partie, comme jusqu'à la fin de la partie IV, la fonction d'activation \mathcal{A} est la fonction de Heaviside : on parle de *neurone à seuil* dans ce cas.

1 Fonction booléennes linéaires à seuil

On dit qu'une fonction $F : \mathbf{B}^n \rightarrow \mathbf{B}$ est une *fonction booléenne linéaire à seuil* (et plus généralement qu'une fonction $F : S \subseteq \mathbb{R}^n \rightarrow \mathbf{B}$ est une *fonction linéaire à seuil*) si elle correspond à la fonction calculée par un neurone à seuil : dit autrement, il existe des réels w_1, \dots, w_n et h tels que, pour tout $\mathbf{x} = (x_1, \dots, x_n)$ dans \mathbf{B}^n (ou plus généralement dans S), $F(\mathbf{x}) = 1$ si et seulement si $\sum_{i=1}^n w_i x_i \geq h$.

On appelle (w_1, \dots, w_n, h) une *représentation de F* . On dit que la représentation est à poids unitaires lorsque w_1, w_2, \dots, w_n restent dans $\{-1, 0, 1\}$. Bien entendu, une même fonction booléenne linéaire à seuil peut avoir plusieurs représentations.

Par exemple, la fonction *ET logique* à n -arguments $\text{AND}_n(x_1, \dots, x_n)$, qui vaut 1 si et seulement si chacun des x_i vaut 1, est une fonction booléenne linéaire à seuil (et même à poids unitaires). En effet, elle admet la représentation $(\underbrace{1, \dots, 1}_n, n)$, car $\text{AND}_n(x_1, \dots, x_n) = 1$ si et seulement si $1x_1 + 1x_2 + \dots + 1x_n \geq n$.

Question 1. Montrer que le *OU logique* (à n -arguments) OR_n , la *NEGATION logique* NOT_1 (à un argument) sont également des fonctions booléennes linéaires à seuil. Montrer que c'est également le cas de la fonction $\text{MAJORITY}_n : \mathbf{B}^n \rightarrow \mathbf{B}$ définie comme la fonction qui vaut 1 si et seulement si au moins $n/2$ de ses entrées valent 1.

Question 2. Montrer que le *OU EXCLUSIF* à deux arguments (noté XOR_2 ou encore \oplus) n'est pas une fonction booléenne linéaire à seuil.

Question 3. En déduire que pour tout $n \geq 2$, la fonction parité à n arguments $\text{PARITY}_n(x_1, \dots, x_n)$ (qui vaut 1 si et seulement si un nombre pair de ses arguments valent 1) n'est pas une fonction booléenne linéaire à seuil.

2 Cas de domaines bornées

Lorsque δ est un nombre réel strictement positif, une représentation (w_1, \dots, w_n, h) est dite δ -séparable sur un ensemble $S \subseteq \mathbb{R}^n$ si pour tout $x_1, \dots, x_n \in S$

$$\sum_{i=1}^n w_i x_i < h \text{ si et seulement si } \sum_{i=1}^n w_i x_i \leq h - \delta.$$

Une fonction linéaire à seuil F est dite séparable sur un ensemble S s'il existe $\delta > 0$ tel que F admette une représentation δ -séparable sur S .

Question 4. Montrer que toute fonction linéaire à seuil sur un ensemble fini est séparable.

La *masse* d'une représentation (w_1, \dots, w_n, h) est définie comme $\max\{|w_i| \mid 1 \leq i \leq n\}$, c'est-à-dire le maximum des valeurs absolues de ses poids.

Question 5. Montrer que pour tout $\delta > 0$, $S \subseteq \mathbb{R}^n$, et toute fonction linéaire à seuil F , si F possède une représentation qui est λ -séparable de masse w , alors F possède également une représentation δ -séparable de masse $w\delta/\lambda$.

On en déduit que pour tout $\delta > 0$, toute fonction linéaire à seuil F séparable possède une représentation δ -séparable.

Une fonction F est une fonction linéaire à *seuil nul* si c'est une fonction linéaire à seuil et qu'elle admet une représentation $(w_1, \dots, w_n, 0)$, c'est-à-dire dont le seuil vaut 0.

Question 6. Montrer que pour toute fonction linéaire à seuil $F : \mathbb{R}^n \rightarrow \mathbf{B}$, on peut construire une fonction linéaire à seuil nul $G : \mathbb{R}^{n+1} \rightarrow \mathbf{B}$ (et donc avec une dimension (entrée) supplémentaire) telle que pour tout $x_1, \dots, x_n \in \mathbf{B}$, $F(x_1, \dots, x_n) = G(x_1, \dots, x_n, 1)$.

Ne serait-ce que pour des raisons de représentation sur ordinateur, il est parfois intéressant de se ramener au cas où tous les poids sont entiers : on dit qu'une représentation (w_1, \dots, w_n, h) est entière si chacun des w_i et h sont des éléments de \mathbb{Z} , l'ensemble des entiers relatifs.

Question 7. Soit $\delta > 0$. On considère une fonction linéaire à seuil sur un ensemble borné $S \subseteq [0, 1]^n$ avec une représentation n -séparable, de la forme (w_1, \dots, w_n, h) avec $w_1, \dots, w_n \geq 0$ de masse nw/δ . Montrer que la fonction possède également une représentation entière de même dimension de masse au plus nw/δ .

Question 8. Montrer que toute fonction linéaire à seuil (sans restriction sur le signe des poids) sur un ensemble borné $S \subseteq [0, 1]^n$ avec une représentation δ -séparable de masse w , possède une représentation entière de masse au plus nw/δ .

On déduit donc (de la question 8 et de la remarque qui suit la question 5) que toute fonction linéaire à seuil séparable sur un ensemble borné possède une représentation entière.

3 Apprentissage d'un neurone à seuil

Soit $D = [0, 1]$ ou $D = [-1, 1]$. On considère dans cette partie *le problème de l'apprentissage exact des fonctions linéaires à seuil sur le domaine D* : c'est-à-dire, étant donné un ensemble fini de N couples, c'est-à-dire $(\mathbf{x}_i, y_i)_{1 \leq i \leq N}$, avec $\mathbf{x}_i \in D^n$, $y_i \in \mathbf{B}$, on cherche à déterminer s'il existe une fonction linéaire à seuil F telle que pour tout $1 \leq i \leq N$, $F(\mathbf{x}_i) = y_i$. Si une telle fonction F existe, on dit que le problème d'apprentissage *admet une solution* (qui est la fonction F). On appelle n la dimension.

L'ensemble $X = \{x_1, x_2, \dots, x_N\}$ est appelé *l'ensemble des exemples*. Lorsque $y_i = 1$ on dit que \mathbf{x}_i est un exemple *positif*. Lorsque $y_i = 0$ on dit que \mathbf{x}_i est un exemple *négatif*.

On cherche à résoudre ce problème pour $D = [0, 1]$ dans le cas le plus général. Pour cela, on va chercher à le réduire à des variantes plus faciles à traiter. On parle de problème d'apprentissage :

- à *seuil nul* lorsqu'on cherche à déterminer s'il existe F , une fonction linéaire à seuil comme ci-dessus, avec de plus F à seuil nul.
- à *exemples négatifs* lorsque l'on a $y_i = 0$ pour tous les $1 \leq i \leq N$.

Question 9. Montrer que le problème de l'apprentissage exact des fonctions linéaires à seuil sur le domaine D en dimension n se réduit au problème de l'apprentissage exact des fonctions linéaires à seuil nul sur le domaine D en dimension $n + 1$.

Question 10. Montrer que le problème de l'apprentissage exact des fonctions linéaires à seuil sur le domaine $[0, 1]$ en dimension n se réduit au problème de l'apprentissage exact des fonctions linéaires à seuil nul à exemples négatifs sur le domaine $[-1, 1]$ en dimension $n + 1$.

Autrement dit, il suffit de savoir résoudre le problème de l'apprentissage exact dans le cas où F est à seuil nul, et où l'on n'a que des exemples négatifs, et $D = [-1, 1]$.

On va s'intéresser en fait au problème de calcul associé : étant donné X avec des exemples négatifs, $D = [-1, 1]$, lorsqu'il existe une fonction linéaire à seuil nul F solution, produire une représentation d'une telle fonction F . Introduisons pour cela l'algorithme suivant.

```

1 Procedure apprentissage( $n, X$ )
2   for  $i \in \{1, 2, \dots, n\}$  do
3      $w_i := 0$ 
4   repeat
5      $fin := 1$ ;
6     for  $\mathbf{x} = (x_1, \dots, x_n) \in X$  do
7       if  $\sum_{i=1}^n w_i x_i \geq 0$  then
8          $fin := 0$ ;
9         for  $i \in \{1, 2, \dots, n\}$  do
10            $w_i := w_i - x_i$ 
11   until  $fin = 1$ ;
12   return  $(w_1, w_2, \dots, w_n, 0)$ 
```

Chaque itération de la boucle *repeat* est appelé *une époque*. Lorsque la condition $\sum_{i=1}^n w_i x_i \geq 0$ est satisfaite à la ligne 7, on dit qu'une *erreur à été commise*.

Question 11. On fixe la déclaration de type

```
type vecteur = float array
```

Proposer une implémentation `apprentissage`: `int -> vecteur array -> vecteur` de cet algorithme en *OCaml*. On rappelle qu'en OCaml, les opérations arithmétiques sur les float sont désignées par `+, -, *, /`.

On veut montrer que l'algorithme termine avec une représentation valide si et seulement si le problème d'apprentissage exact admet une solution à seuil nul.

Question 12. Montrer que si l'algorithme termine, alors le problème d'apprentissage exact à seuil nul défini par l'ensemble des exemples négatifs X admet une solution, dont une représentation est donnée par $(w_1, \dots, w_n, 0)$.

Il reste à prouver l'implication réciproque.

Question 13. Soit $X \subseteq [-1, 1]^n$ un ensemble fini de N exemples négatifs, et F une fonction linéaire à seuil nul solution. Démontrer que si F possède une représentation $(v_1, \dots, v_n, 0)$ qui est n -séparable alors l'algorithme termine et est correct.

On pourra considérer $d(\mathbf{w}, \mathbf{v}) = \sum_{i=1}^n (w_i - v_i)^2$ où $\mathbf{w} = (w_1, \dots, w_n)$ décrit les poids à chaque époque, et on rappelle que X est constitué d'exemples négatifs.

Dans le cas général, on considère F une fonction linéaire à seuil et un ensemble fini d'exemples. Par la question 4 et la partie 2, elle possède une représentation entière.

Question* 14. Soit $X \subseteq [-1, 1]^n$ un ensemble fini de N exemples négatifs. On suppose que le problème de l'apprentissage exact à exemples négatifs associé à X admet une solution 1-séparable à coefficients entiers et de masse inférieure ou égale à w . Montrer que l'algorithme commet alors au plus $\mathcal{O}(n^2w^2)$ erreurs et termine en temps au plus $\mathcal{O}(n^2(n + N)w^2)$.

Partie II. D'un neurone à seuil à un réseau de neurones

On introduit maintenant les circuits de neurones, également appelés “réseaux de neurones”.

Fixons un ensemble K . Fixons un ensemble \mathcal{G} de portes élémentaires sur K : chaque porte élémentaire g de \mathcal{G} est une fonction $g : K^{n_g} \rightarrow K$ pour un certain entier n_g , que l'on appelle son arité. Par exemple, on peut prendre $K = \mathbf{B}$, et $\mathcal{G} = \mathcal{G}_{\text{bool}} = \{\text{AND}_2, \text{OR}_2, \text{NOT}_1, 0, 1\}$, où 0, et 1 sont d'arité 0, et l'arité des autres portes élémentaires est indiquée par l'indice dans son nom.

On définit la notion de circuits sur un ensemble de portes \mathcal{G} , en généralisant la notion usuelle de circuit booléen (qui correspond au cas $\mathcal{G} = \mathcal{G}_{\text{bool}}$ sur $K = \mathbf{B}$) à un ensemble de portes élémentaires \mathcal{G} plus général.

Définition 1. Un circuit sur \mathcal{G} est donné par un graphe fini $(V \cup X, E)$ orienté sans cycle. Les sommets de X sont appelés des entrées, et n'ont pas d'arc entrant. Tout sommet de V est appelé une porte, et est étiqueté par un élément g de \mathcal{G} : si cet élément g est d'arité n_g , alors ce sommet possède exactement n_g arcs entrants. Les sommets de V qui n'ont pas d'arc sortant sont appelés des sorties.

Notons que les sommets de X , et de V qui ne sont pas des sorties, peuvent avoir plusieurs arcs sortants. S'il y a n entrées et m sorties, on fixe une numérotation de celles-ci de 1 à n et de 1 à m respectivement.

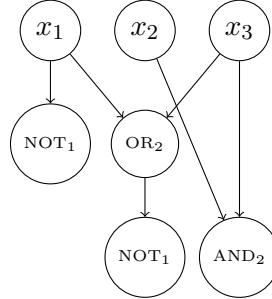
La *taille* d'un tel circuit est définie comme le nombre de sommets dans V , et donc son nombre de portes.

Étant donnée une valeur pour chacune des entrées, la valeur de chacune des sorties s'obtient en propageant la valeur des entrées vers les sorties en évaluant la valeur de chaque porte selon la fonction associée. On dit que le circuit calcule la fonction $f : S \subseteq K^n \rightarrow K^m$, si pour tout $(x_1, \dots, x_n) \in S$, si on note $(y_1, \dots, y_m) = f(x_1, \dots, x_n) \in K^m$, alors si l'on fixe l'entrée numéro i à x_i , pour $1 \leq i \leq n$, la valeur de la sortie numéro j est y_j , pour $1 \leq j \leq m$.

Par exemple, un circuit booléen avec n entrées et m sorties calcule une fonction de \mathbf{B}^n dans \mathbf{B}^m .

La fonction profondeur *prof* qui à un sommet de $V \cup X$ associe *sa profondeur* se définit inductivement de la façon suivante : $\text{prof}(x) = 0$ pour chaque $x \in X$, et $\text{prof}(v) = 1 + \max_{(s,v) \in E} \text{prof}(s)$. La *profondeur d'un circuit* est la plus grande profondeur d'un de ses sommets. On appelle *couche* k l'ensemble des sommets de profondeur k .

Voici un circuit booléen sur $\mathcal{G} = \mathcal{G}_{\text{bool}}$ à 3 entrées et 3 sorties, de taille 4. Si l'on numérote les sorties de gauche à droite, il calcule une certaine fonction $f : \mathbf{B}^3 \rightarrow \mathbf{B}^3$; on a par exemple $f(0, 1, 0) = (1, 1, 0)$.



Question 15. Quelle est la profondeur de ce circuit ? Détails chacune de ses couches. Décrire complètement la fonction calculée par ce circuit.

4 Des circuits booléens aux réseaux de neurones à seuil

En prenant pour \mathcal{G} l'ensemble des neurones à seuil (un neurone à n entrées ayant l'arité n) sur $K = \mathbb{R}$, on obtient un *circuit de neurones*, aussi appelé *un réseau de neurones*.

Cette construction se généralise au cas d'une fonction d'activation \mathcal{A} différente de la fonction de Heaviside : nous reviendrons sur ce point à la fin de la partie IV.

Question 16. On souhaite coder les réseaux de neurones en *OCaml*. Pour la commodité d'implémentation en *OCaml*, on utilise une représentation différente (bien qu'équivalente) de celle donnée plus haut pour un réseau de neurones. *Ce choix de représentation en machine est fixé uniquement pour cette question et ne sera plus utilisé dans le reste du sujet.* On voit un réseau de neurones comme un graphe, où chaque arc est étiqueté par un poids, et chaque sommet est étiqueté par son seuil. On souhaite coder le graphe selon le principe d'une liste d'adjacence : supposons que les sommets sont numérotés de 0 à $n - 1$. Le graphe est alors représenté sous la forme d'un tableau T de taille n tel que $T.(i)$ contienne la liste des extrémités et poids des arcs sortants du sommet i ainsi que le seuil associé au sommet i .

On définit les types suivants :

```
type sommet = int
type seuil = float
type poids = float
type reseau_adjacence = ((sommet * poids) list * seuil) array
```

Proposer une implémentation en *OCaml* de la fonction `creer : int -> reseau_adjacence` qui permet de créer un réseau avec un nombre donné de sommets.

Même question pour `teste_arc : reseau_adjacence -> sommet -> sommet -> bool` qui permet de tester l'existence d'un arc entre deux sommets.

Même question pour la fonction

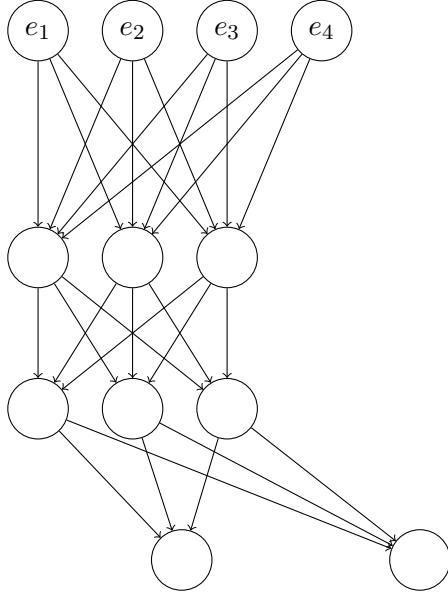
```
ajoute_arc : reseau_adjacence -> sommet -> sommet -> poids -> reseau_adjacence
```

qui ajoute un arc entre deux sommets, avec un poids donné.

Question 17. Soit C un circuit booléen de taille t et de profondeur d qui calcule la fonction $f : \mathbf{B}^n \rightarrow \mathbf{B}^m$. Montrer qu'il existe un réseau de neurones à seuil à poids unitaires de taille t et de profondeur d qui calcule la fonction f .

On va voir dans la partie suivante qu'il est parfois possible de calculer certaines fonctions de façon beaucoup plus efficace en terme de taille avec des réseaux de neurones.

On dit qu'un réseau de neurones est *bien formé* si chaque arc (u, v) de E est tel que si u appartient à la couche i , alors v appartient à la couche $i + 1$. Par exemple, un réseau qui aurait l'architecture (c'est-à-dire le graphe sous-jacent, les poids et seuils ne sont pas représentés) suivante est bien formé.

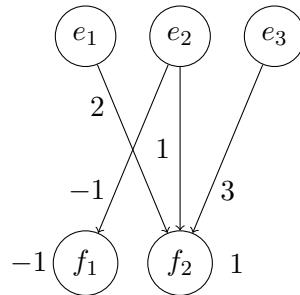


Question 18. Montrer qu'étant donné un réseau N de neurones à seuil, on peut construire un réseau de neurones N' à seuil de même profondeur bien formé équivalent : si N possède n entrées, N' également, et N et N' calculent la même fonction.

Question 19. On utilise dans cette question une représentation en machine des réseaux de neurones différente de celle de la question 16 ; ici, on représente un réseau de neurones bien formé par une liste de couples l . Si n est le nombre de neurones de la $(i-1)$ -ème couche (ou, pour $i=0$, le nombre d'entrées du réseau) et m le nombre de neurones de la i -ème couche, le i -ème élément de l est composé d'une matrice $W = (w_{jk})$ de nombres flottants à n lignes et m colonnes et d'un vecteur $H = (h_k)$ de nombres flottants de taille m . Si la valeur du neurone j de la couche $i-1$ (ou, pour $i=0$, l'entrée j du réseau) est une entrée du neurone k de la couche i , w_{jk} est la valeur du poids correspondant ; w_{jk} vaut 0 sinon. Enfin, le nombre h_k est la valeur du seuil associé au neurone k de la couche i .

Ainsi, si l'exemple suivant représente deux couches consécutives (les nombres indiqués à côté des sommets étant les seuils associés, ceux à côté des arêtes les poids associés), la matrice associée

à la seconde couche sera alors $\begin{pmatrix} 0 & 2 \\ -1 & 1 \\ 0 & 3 \end{pmatrix}$ et le vecteur $\begin{pmatrix} -1 \\ 1 \end{pmatrix}$.



On introduit les types suivants :

```
type vecteur = float array
type matrice = float array array
type reseau_matrice = (matrice * vecteur) list
```

Proposer le code *OCaml* d'une fonction `eval: reseau_matrice -> vecteur -> vecteur` qui renvoie le résultat de l'évaluation d'un tel réseau de neurones sur un vecteur donné (ledit vecteur décrivant la valeur des entrées du réseau de neurones).

5 À propos des circuits booléens

Dans les circuits booléens tels que définis plus haut, on a considéré que \mathcal{G} , l'ensemble des portes élémentaires était $\mathcal{G} = \{\text{AND}_2, \text{OR}_2, \text{NOT}_1, 0, 1\}$. On parlera de circuits booléen *généralisé* si l'on s'autorise $\mathcal{G} = \{\text{AND}_n, \text{OR}_n, \text{NOT}_1, 0, 1 | n \in \mathbb{N}\}$: autrement dit, les portes *ET logique* et *OU logique* peuvent avoir plus que deux arguments. On appellera *porte AND généralisée* (respectivement : *porte OR généralisée*) une telle porte AND_n (respectivement : OR_n) pour un certain entier n .

Une formule en forme normale conjonctive (autrement dit sous la forme d'une conjonction de disjonctions de *littéraux*, un littéral étant une variable ou sa négation) peut s'écrire comme un circuit *NOT – OR – AND* : c'est-à-dire, comme un circuit généralisé avec :

- une unique sortie, étiquetée par une porte AND généralisée ;
- les entrées, ou les portes 0 et 1, qui ont leur(s) arc(s) sortant(s) qui vont soit vers une porte NOT₁, soit vers l'une des portes OR généralisées ;
- les portes NOT₁ qui ont leur(s) arc(s) sortant(s) qui va vers une porte OR généralisée ;
- les portes OR généralisées ont leur arc sortant qui va vers la porte AND généralisée.

Symétriquement pour une formule en forme normale disjonctive qui peut s'écrire comme un circuit *NOT – AND – OR*, défini en inversant le rôle des OR et AND dans la description précédente.

On appellera circuit 2-alternant un circuit qui est soit *NOT – OR – AND*, soit *NOT – AND – OR*. On souhaite prouver que tout circuit 2-alternant qui calcule la fonction PARITY a une taille au moins $2^{n-1} + 1$.

Question 20. Montrer que dans tout circuit *NOT – AND – OR* qui calcule la fonction PARITY, pour chaque entrée $b = (b_1, \dots, b_n) \in \mathbf{B}^n$ avec $\text{PARITY}(b_1, \dots, b_n) = 1$, il y au moins une porte AND généralisée, que l'on appellera A_b , dont la valeur de sortie sur l'entrée (b_1, \dots, b_n) est 1.

Question* 21. Montrer que dans la question précédente, on peut supposer de plus qu'il existe dans le circuit un chemin de chacune des n entrées vers cette porte A_b .

Question 22. Montrer que tout circuit $NOT - AND - OR$ qui calcule la fonction PARITY a une taille au moins $2^{n-1} + 1$. En déduire que tout circuit 2-alternant qui calcule la fonction PARITY a une taille au moins $2^{n-1} + 1$.

6 À propos des réseaux de neurones à seuil à poids unitaires

Une fonction $f : \mathbf{B}^n \rightarrow \mathbf{B}^m$ est dite *symétrique* si sa valeur ne dépend pas de l'ordre de ses arguments.

Question 23. Soit $m \leq n$ des entiers. Proposer un neurone à seuil à poids unitaires qui renvoie 1 sur les entrées $x_1, \dots, x_n \in \mathbf{B}$ si et seulement si au moins m de ces entrées ont la valeur 1. Proposer par ailleurs un neurone à seuil à poids unitaires qui renvoie 1 sur les entrées $x_1, \dots, x_n \in \mathbf{B}$ si et seulement si au plus m de ces entrées ont la valeur 1.

Question 24. Montrer que toute fonction symétrique $f : \mathbf{B}^n \rightarrow \mathbf{B}$ peut être calculée par un réseau de neurones à seuil à poids unitaires de taille $\mathcal{O}(n)$ et profondeur 2.

Question 25. En déduire que l'on peut calculer la fonction PARITY avec une profondeur 2 et une taille $\mathcal{O}(n)$.

Rappelons que l'on a prouvé qu'on ne pouvait pas la calculer en profondeur 1. C'est donc un exemple de fonction qui ne se calcule pas avec une couche, mais peut se calculer avec deux, et se calcule avec beaucoup moins de portes en utilisant des réseaux de neurones qu'avec des circuits booléens.

Partie III. Complexité de l'apprentissage d'un circuit

Nous étudions dans cette partie la complexité de déterminer les poids d'un réseau de neurones dont l'architecture est fixée.

Appelons *architecture* un graphe comme dans la définition 1 (c'est-à-dire un circuit sans les étiquettes des sommets de V), avec n entrées et m sorties. Une *tâche* est alors un élément de $\mathbf{B}^n \times \mathbf{B}^m$.

Définition 2. On dit que l'architecture est compatible avec la tâche $(x_1, \dots, x_n, y_1, \dots, y_m)$ s'il existe des valeurs des poids dans $\{-1, 0, 1\}$ et des valeurs entières des seuils pour les portes du graphe telles qu'on obtient la sortie (y_1, \dots, y_m) quand on évalue le réseau de neurones correspondant sur l'entrée (x_1, \dots, x_n) .

On s'intéresse au problème de décision **Apprentissage exact** : étant donnée une architecture et une liste finie de tâches, déterminer si l'architecture est compatible avec toutes les tâches de la liste au sens de la définition 2 (c'est-à-dire avec des poids unitaires et des seuils entiers).

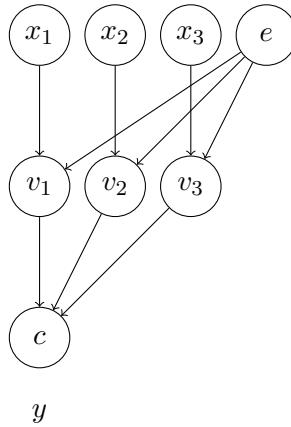
Question 26. Montrer que le problème est dans la classe NP.

On va chercher à prouver que le problème est NP-complet, en utilisant la NP-complétude de 3-SAT, que l'on admettra. On rappelle qu'il s'agit de déterminer la satisfiabilité d'une formule en forme normale conjonctive, avec 3 littéraux par clause (on rappelle qu'une *clause* est une disjonction de littéraux).

Question 27. On considère l'architecture à 4 entrées (à savoir x_1, x_2, x_3, e) et 1 sortie (à savoir y) représentée graphiquement ci-dessous.

On considère les 8 tâches que l'on obtient en faisant varier $x_1, x_2, x_3 \in \mathbf{B}$, et en ayant fixé $e = 0$, en prenant y qui vaut 1 sauf dans l'unique cas $x_1 = 1, x_2 = 0, x_3 = 1$ où y vaut 0.

Prouver que l'architecture ci-dessous est compatible avec ces 8 tâches.



Question 28. On suppose qu'on a fixé les seuils et poids de l'architecture de la question précédente de manière à obtenir un réseau de neurones qui, sur les 8 tâches de cette dernière question, produit les sorties attendues. Notons $f_i(x)$ la valeur d'activation du noeud v_i sur l'entrée $(x, 0)$. Montrer que f_i est soit la fonction identité, soit la fonction $x \mapsto \text{NOT}(x)$.

Question 29. On suppose toujours donné un réseau de neurones comme à la question précédente. Montrer que la valeur d'activation de c , notée y , s'exprime sous la forme $y = \text{NOT}(x_1) \vee x_2 \vee \text{NOT}(x_3)$, où l'entrée $x_i = f_i^{-1}(a_i)$ est soit a_i , soit $\text{NOT}(a_i)$.

Nous avons donc montré que tout réseau construit par apprentissage exact à partir de l'architecture et des tâches données à la question 27 calcule la fonction $\text{NOT}(x_1) \vee x_2 \vee \text{NOT}(x_3)$.

Plaçons-nous maintenant dans le contexte où l'architecture et les tâches de la fonction 27 sont un sous-graphe et des sous-tâches d'une architecture \mathcal{A} plus grande. Si l'on ajoute aux 8 tâches initiales une tâche de la forme $(x_1, x_2, x_3, y, e) = (\alpha_1, \alpha_2, \alpha_3, 1, 1)$ où $\alpha_1, \alpha_2, \alpha_3$ sont arbitraires, on déduit des questions précédentes que si l'architecture \mathcal{A} est compatible avec cet ensemble de tâches, il existe des valeurs de x_1, x_2, x_3 telles que la clause $\text{NOT}(x_1) \vee x_2 \vee \text{NOT}(x_3)$ est satisfaite.

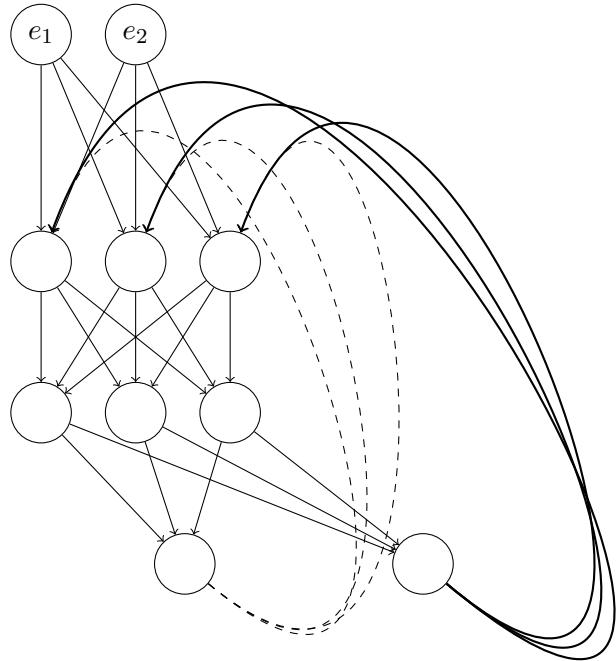
Question* 30. Déduire de ce qui précède que le problème de l'apprentissage exact des réseaux de neurones de profondeur 2 est NP-complet.

Partie IV. Réseaux de neurones récurrents et automates finis

On considère maintenant des réseaux de neurones *récurrents*, c'est-à-dire où l'organisation en couche est cyclique. On obtient un tel réseau de la façon suivante : on part d'un réseau de neurones R bien formé avec $p + n$ entrées, et n sorties, pour deux entiers n et p : ses entrées sont numérotées de 1 à $n + p$ et ses sorties de 1 à n . On identifie les n sorties avec les n dernières entrées : c'est-à-dire que chaque arc sortant de l'entrée numéro $p + i$ vers un certain sommet s devient un arc sortant de la sortie numéro i vers le sommet s . Il reste p entrées que l'on considère comme les p entrées du réseau récurrent.

Dans un réseau récurrent, les valeurs d'activations des neurones évoluent au cours du temps : à chaque pas de temps, le résultat des n sorties au temps t sont réinjectées comme entrées à l'étape $t + 1$.

Par exemple, en partant du réseau R représenté en haut de la page 23, en considérant $p = 2$ et $n = 2$, on obtient l'architecture suivante (les différents types d'arêtes, ordinaire, épais, et pointillés, sont là pour améliorer la lisibilité du graphe et n'ont pas de sémantique particulière).



Si le graphe de R était le graphe acyclique $(V \cup X, E)$ (voir la définition 1), alors le graphe obtenu s'écrit $(V \cup X', E')$ avec X' constitué de p sommets, qui correspondent aux entrées restantes. On peut supposer que V s'écrit $V = \{1, 2, \dots, m\}$ où m est le nombre de sommets de V . À un instant t on décrit les valeurs d'activation de chacun des neurones de V par le vecteur $\mathbf{z}(t) = (z_1(t), z_2(t), \dots, z_m(t))$. Initialement, $z_i(0) = 0$ pour tout $1 \leq i \leq m$.

À chaque instant $1 \leq t$, on note $x_1(t), x_2(t), \dots, x_p(t)$ la valeur des entrées au temps t . La valeur de $z_j(t+1)$ est alors obtenue comme

$$z_j(t+1) = \mathcal{A} \left(\sum_{1 \leq i \leq p : (i,j) \in E'} w_{i,j} x_i(t) + \sum_{i' \in V : (i',j) \in E'} w_{i',j} z_{i'}(t) - h_j \right),$$

où $w_{i,j}$ désigne le poids correspondant à l'arc de l'entrée x_i vers le sommet j , et $w_{i',j}$ désigne le poids de l'arc du sommet i' de V vers le sommet j , et h_j le seuil du sommet j . Cela correspond à propager les valeurs selon la dynamique de chacun des neurones de façon synchrone (c'est-à-dire tous en même temps).

On va chercher à caractériser ce que l'on peut calculer avec de tels réseaux.

7 Réseaux de neurones à seuil et reconnaissance immédiate

On rappelle qu'un *automate fini* (déterministe) est la donnée de $(Q, \Sigma, q_0, A, \delta)$: Q est l'ensemble fini de ses états, Σ est son alphabet fini d'entrée, $q_0 \in Q$ est son état initial, $A \subseteq Q$ est son ensemble des états acceptants, et $\delta : Q \times \Sigma \rightarrow Q$ est sa fonction de transition. On suppose que $\Sigma = \mathbf{B} = \{0, 1\}$ est l'alphabet de tous les mots et langages mentionnés dans la suite.

À l'automate fini M et un mot $\omega = a_1 \dots a_\ell$, avec chaque $a_i \in \Sigma$, on associe la suite d'états définie par $q(0) = q_0$, et $q(t+1) = \delta(q(t), a_t)$. Le mot ω est accepté si $q(\ell) \in A$. Le langage $L(M) \subseteq \Sigma^*$ accepté par M est l'ensemble des mots acceptés. Un langage est *régulier* s'il est accepté par un automate fini.

On admettra que l'on pourrait considérer qu'il n'y a qu'un seul état acceptant (autrement dit formellement supposer que A est un singleton), et qu'il n'est pas possible de faire une transition vers l'état initial q_0 (autrement dit, $\delta(r, s) \neq q_0$ pour tout $r \in Q, s \in \Sigma$) : cela ne change rien à la classe des langages acceptés. On note q le nombre d'éléments de Q .

On peut considérer que Q , l'ensemble des états, est donné comme $\{\mathbf{e}_1, \dots, \mathbf{e}_q\} \subseteq \mathbf{B}^q$, où le vecteur \mathbf{e}_i est le vecteur de \mathbf{B}^q dont toutes les coordonnées sont nulles, sauf la i -ème qui vaut 1.

Question 31. Montrer que l'on peut construire un réseau de neurones² à seuil à poids unitaires, avec $q+1$ entrées et q sorties, qui calcule cette fonction.

Introduisons un encodage alternatif qui rend possible la construction d'un réseau de neurone de profondeur 1 : on utilise $2q$ variables $x_{i,e}$ pour $1 \leq i \leq q$, et $e \in \mathbf{B}$. Chaque variable $x_{i,e}$ prend ses valeurs dans \mathbf{B} , et vaut 1 si et seulement si l'état de l'automate est q_i et le dernier symbole lu est le symbole e . À tout instant $t \geq 1$, exactement une de ces variables vaut 1, et toutes les autres valent 0. La fonction $\delta : Q \times \mathbf{B} \rightarrow Q$ peut alors se voir comme une fonction³ \mathbf{B}^{2q+1} dans \mathbf{B}^{2q} qui met à jour ces variables.

2. Non-récurrent.

3. fonction partielle, au sens où elle n'est potentiellement définie que sur un sous-ensemble de \mathbf{B}^{2q+1} .

Question 32. Montrer que l'on peut construire un réseau de neurones⁴ à seuil, de profondeur 1, à poids unitaires, avec $2q + 1$ entrées et $2q$ sorties, qui calcule cette fonction.

On veut considérer un réseau de neurones récurrent comme *reconnaissant un langage* : on considère qu'un des neurones est *le neurone de décision*. On suppose $p = 1$ (une unique entrée). On note $\omega = x_1(1) \cdot x_1(2) \cdot \dots \cdot x_1(\ell)$ le mot de taille ℓ sur l'alphabet Σ obtenu en concaténant la valeur de l'entrée $x_1(t)$ aux temps $t = 1, \dots, \ell$. On dit que le mot ω est *accepté* si au temps ℓ , le neurone de décision a sa valeur d'activation à 1, *rejeté* sinon.

Question 33. Prouver que si un langage est régulier, alors il correspond à l'ensemble des mots acceptés par un réseau de neurones récurrent à seuil.

Question 34. Prouver la réciproque : tout langage accepté par un réseau de neurones récurrent à seuil est régulier.

8 Réseaux de neurones à seuil et reconnaissance hors ligne

Dans un automate fini, la décision d'accepter (ou de rejeter) est prise immédiatement à la fin de la lecture du mot. On considère un modèle d'automate fini *hors-ligne*, c'est-à-dire que le calcul dans l'automate peut continuer après la fin de la lecture du mot reçu en entrée ; la décision d'acceptation ou de rejet intervient alors à la fin du calcul.

Formellement, un *automate fini hors-ligne* est la donnée de $(Q, \Sigma, q_0, A, \delta)$ définis exactement comme pour un automate fini, si ce n'est que sa fonction de transition f n'envoie pas $Q \times \Sigma$ sur Q , mais $Q \times (\Sigma \cup \{\$\})$ sur Q , où $\$$ est un symbole spécial ($\$ \notin \Sigma$) qui encode le fait que le mot en entrée a été complètement lu par la machine. Ici encore, on suppose toujours que $\Sigma = \mathbf{B}$.

À l'automate fini hors-ligne M et un mot $\omega = a_1 \dots a_\ell$, avec chaque $a_i \in \Sigma$, on associe la suite d'états définie par $q(0) = q_0$, et $q(t+1) = \delta(q(t), a_t)$ pour $t = 1, 2, \dots, \ell$, puis $q(t+1) = \delta(q(t), \$)$ pour $t \geq \ell$. Le mot ω est accepté s'il existe $t \geq \ell$ tel que $q(t) \in A$.

Question 35. Montrer qu'un langage est régulier si et seulement s'il est accepté par un automate fini hors-ligne.

On veut considérer un réseau de neurones récurrent comme *reconnaissant un langage hors ligne* : on considère $p = 2$: le réseau récurrent possède deux entrées, l'une appelée D , disons x_1 , qui sert à entrer les données, et l'autre V , disons x_2 , qui sert à indiquer quand l'entrée est valide (ou si l'on préfère, de façon duale, à dire quand on a terminé de donner l'entrée). Jusqu'à un certain temps ℓ , V vaut 1, puis ensuite V est maintenu à 0. La valeur de l'entrée D au temps $t = 1, 2, \dots, \ell$, peut se voir comme un mot ω de longueur ℓ sur l'alphabet $\Sigma = \mathbf{B}$.

On considère qu'un des neurones est le *neurone de décision* G , et qu'un autre neurone est le *neurone de validation* H . On dit que le réseau *calcule* tant que H est à 0.

4. Non-récurrent.

Soit $\omega \in \Sigma^*$. On définit le temps d'arrêt T_ω comme le plus petit entier (éventuellement infini) t tel que $H(t) = 1$, sur l'entrée ω . Le mot ω est accepté si T_ω est fini et $G(T_\omega)$ vaut 1.

Question 36. Prouver que si un langage est régulier alors il correspond à l'ensemble des mots acceptés par un réseau de neurones récurrent à seuil hors ligne.

La réciproque est vraie : tout langage accepté par un réseau de neurones récurrent à seuil hors ligne est régulier. C'est essentiellement le même raisonnement que dans la question 34.

9 Réseaux de neurones linéaires saturés à coefficients entiers

On s'intéresse dans cette question, et dans les parties suivantes à des circuits de neurones (réseaux de neurones) pour lesquels la fonction d'activation \mathcal{A} n'est pas nécessairement la fonction de Heaviside. Étant donnée une certaine fonction \mathcal{A} sur K , on considère les circuits que l'on obtient en prenant pour \mathcal{G} l'ensemble des neurones (un neurone à n entrées ayant l'arité n) construits à partir de cette fonction d'activation \mathcal{A} .

En particulier, on appelle *sigmoïde idéale* la fonction continue $\sigma(x)$ qui vaut x pour $x \in [0, 1]$, 0 pour $x \leq 0$, et 1 pour $x \geq 1$. On parle de neurone *linéaire saturé* pour un neurone construit en prenant cette fonction σ comme fonction \mathcal{A} sur $K = \mathbb{R}$. On parle de réseaux de neurones *linéaires saturés* lorsque tous les neurones du réseau le sont.

Question 37. Soit L un langage sur l'alphabet $\mathbf{B} = \{0, 1\}$. Prouver que les assertions suivantes sont équivalentes :

1. Le langage L est régulier.
2. Le langage L est accepté par un réseau de neurones linéaire saturé dont les poids et seuils sont entiers.
3. Le langage L est accepté hors ligne par un réseau de neurones linéaire saturé dont les poids et seuils sont entiers.

Partie V. Réseaux de neurones récurrents ReLU

Dans cette section, on considère cette fois des réseaux de neurones où la fonction \mathcal{A} est la fonction *ReLU* (pour *Rectified Linear Unit* en anglais, soit *Unité Linéaire Rectifiée* en français), c'est-à-dire la fonction continue $\mathcal{R}(x) = \max(x, 0)$ qui vaut x pour $x \geq 0$, et 0 pour $x \leq 0$. On parle de neurone ReLU pour un neurone construit en prenant cette fonction \mathcal{R} comme fonction \mathcal{A} sur $K = \mathbb{R}$, et on parle de réseau de neurones ReLU lorsque tous les neurones du réseau le sont.

Une *machine à compteurs* possède un compteur d'instruction R et un nombre fini k de compteurs r_1, r_2, \dots, r_k , qui prennent leurs valeurs dans l'ensemble \mathbb{N} des entiers naturels. L'état de la machine à un instant donné est donné par la valeur du $k+1$ -uplet d'entiers $(R, r_1, \dots, r_k) \in \mathbb{N}^{k+1}$.

Un programme d'une telle machine est constitué d'une liste finie I_1, I_2, \dots, I_q d'instructions. Chaque instruction est de l'un des trois types suivants :

- $\text{Inc}(c, j)$, pour un certain $1 \leq c \leq k$ et $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(j, r_1, \dots, r_{c-1}, r_c + 1, r_{c+1}, \dots, r_k)$. Autrement dit, on incrémente le compteur c et on va à l'instruction j .
- $\text{Decr}(c, j)$, pour un certain $1 \leq c \leq k$ et $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(j, r_1, \dots, r_{c-1}, \max(0, r_c - 1), r_{c+1}, \dots, r_k)$. Autrement dit, on décrémente le compteur c s'il était strictement positif, on le laisse inchangé sinon, et on va à l'instruction j .
- $\text{IsZero}(c, i, j)$, pour un certain $1 \leq c \leq k$ et $0 \leq i \leq q$, $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient (i, r_1, \dots, r_k) si $r_c = 0$ et (j, r_1, \dots, r_k) sinon. Autrement dit, on teste si le compteur c vaut 0, et on va à l'instruction i si c'est le cas, à l'instruction j sinon.

On fixe une valeur initiale pour les compteurs r_1, \dots, r_k . Le compteur d'instruction R vaut initialement 1. On convient que lorsque $R = 0$, la machine s'arrête. À chaque instant t , tant que $R \neq 0$, on regarde la valeur du compteur d'instruction R . On exécute alors l'instruction I_R correspondante, qui met à jour R , et les valeurs des compteurs r_1, \dots, r_k selon les règles plus haut pour cette instruction I_R .

Question 38. Décrire un programme d'une machine à deux compteurs qui multiplie par 2, c'est-à-dire qui, sur l'entrée $(1, n, 0)$ arrive, après un certain nombre d'étapes, dans l'état $(0, 2n, 0)$.

Question 39. Montrer que l'on peut construire un neurone ReLU (c'est-à-dire dont la fonction d'activation est la fonction ReLU) avec une entrée et une sortie, et qui calcule la fonction qui à $r \in \mathbb{R}$ associe $r + 1$. Même question pour la fonction qui à $r \in \mathbb{R}$ associe $\max(0, r - 1)$. Même question pour la fonction qui à $r \in \mathbb{R}$ associe 1 si $r = 0$ et 0 sinon.

Question 40. On fixe trois entiers c, u, v et l . Décrire un programme d'une machine à compteurs (avec k suffisamment grand) tel que, lorsque la machine démarre dans l'état initial $(1, r_1, \dots, r_k)$, elle se retrouve après un certain temps dans l'état $(l, r_1, \dots, r_{c-1}, r_u + r_v, r_{c+1}, \dots, r_k)$.

En utilisant un tel programme, on peut par conséquent considérer que le jeu d'instruction n'est pas limité aux trois types d'instructions plus haut, mais peut également être une instruction du type $\text{Add}(c, u, v, l)$, pour certains $1 \leq c \leq k$, $1 \leq u \leq k$, $1 \leq v \leq k$, $0 \leq l \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(l, r_1, \dots, r_{c-1}, r_u + r_v, r_{c+1}, \dots, r_k)$.

De même on peut autoriser une instruction du type $\text{Sub}(c, u, v, l)$, pour certains $1 \leq c \leq k$, $1 \leq u \leq k$, $1 \leq v \leq k$, $0 \leq l \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(l, r_1, \dots, r_{c-1}, \max(0, r_u - r_v), r_{c+1}, \dots, r_k)$.

Question 41. On considère un neurone ReLU unitaire : pour certains poids w_1, w_2, \dots, w_n dans $\{-1, 0, 1\}$, et un seuil h entier, il calcule la fonction qui aux entiers naturels x_1, \dots, x_n associe $\mathcal{R}(w_1x_1 + w_2x_2 + \dots + w_nx_n - h)$.

Décrire un programme d'une machine à compteurs qui calcule cette fonction.

On peut par conséquent se convaincre que pour tout réseau de neurones récurrent ReLU à poids unitaires, on peut construire une machine à compteur qui le simule.

Question 42. Prouver la réciproque : montrer que pour tout programme de machine à compteurs, on peut construire un réseau ReLU à poids unitaires qui le simule. On précisera en particulier comment est codé le compteur d'instruction, et sa mise à jour. On s'autorisera à ce que la simulation ne soit pas *en temps réel* : t instructions sont simulées par $t' > t$ étapes (c'est-à-dire $t' > t$ propagations des valeurs selon la dynamique) du réseau : on précisera la relation entre t et t' dans la simulation proposée.

Autrement dit, sur les entrées entières, les réseaux de neurones récurrents ReLU à poids unitaires et seuils entiers ont la même puissance que les machines à compteurs. On admettra que cela correspond également à celle des machines de Turing.

Partie VI. Réseaux de neurones récurrents linéaires saturés

Dans cette section, on considère à nouveau des réseaux de neurones où la fonction \mathcal{A} est la fonction *sigmoïde idéale*, c'est-à-dire la fonction continue $\sigma(x)$ qui vaut x pour $x \in [0, 1]$, 0 pour $x \leq 0$, et 1 pour $x \geq 1$. On rappelle que l'on parle de neurones ou de réseaux de neurones *linéaires saturés* dans ce cas.

Question 43. Montrer que toute fonction calculée par un réseau de neurones linéaire saturé se calcule par un réseau de neurones ReLU (de taille et profondeur plus grande).

La réciproque est fausse car la fonction \mathcal{R} peut prendre des valeurs en dehors de $[0, 1]$ que l'on ne peut pas générer avec la fonction σ . Les résultats précédents donnent un moyen de simuler une machine de Turing (un calcul arbitraire) par un réseau ReLU, mais on utilise des neurones dont la valeur d'activation peut devenir arbitrairement grande. Par ailleurs, la simulation de t étapes d'une machine de Turing se fait en pratique avec un nombre non polynomial en t de mise à jour du réseau de neurones. On va prouver que l'on peut rester sur un domaine borné, en l'occurrence $[0, 1]$, en utilisant les réseaux de neurones linéaires saturés, et par ailleurs de façon beaucoup plus efficace en temps.

On appelle *pile* une variable r qui prend ses valeurs dans l'ensemble \mathbf{B}^* des mots sur l'alphabet \mathbf{B} . Autrement dit, à un instant donné, r s'écrit $r = w_1 w_2 \dots w_n$ avec chacun des $w_i \in \mathbf{B}$. On note $push_0 : \mathbf{B}^* \rightarrow \mathbf{B}^*$ la fonction qui envoie r sur le mot $0r$, soit le mot qui s'écrit $0w_1 w_2 \dots w_n$. On note $push_1 : \mathbf{B}^* \rightarrow \mathbf{B}^*$ la fonction qui envoie r sur le mot $1r$, soit le mot qui s'écrit $1w_1 w_2 \dots w_n$. On note $pop : \mathbf{B}^* \rightarrow \mathbf{B}^*$ la fonction qui envoie r sur le mot obtenu en enlevant sa première lettre soit $w_2 \dots w_n$, ou le mot vide si r était le mot vide. On note $top : \mathbf{B}^* \rightarrow \mathbf{B}$ la fonction qui envoie r sur sa première lettre w_1 (ou sur 0 si r était le mot vide).

Question 44. On code chaque mot $r = w_1 \dots w_n$ sur l'alphabet $\Sigma = \mathbf{B}$ par le rationnel de $[0, 1]$ défini par $\gamma(r) = \sum_{i=1}^n \frac{2w_i+1}{4^i}$.

Montrer qu'on peut construire un neurone linéaire saturé qui simule l'effet de *top* sur une pile : si on lui donne en entrée $\gamma(r)$, alors sa sortie (valeur d'activation) correspond à $top(r)$. Montrer qu'on peut construire un neurone linéaire saturé qui simule l'effet de *push₀* sur une

pile : si on lui donne en entrée $\gamma(r)$, alors sa sortie correspond à $\gamma(push_0(r))$. Même question pour $push_1$ et pop .

Une *machine à piles* possède un compteur d'instruction R et un nombre fini k de piles r_1, r_2, \dots, r_k . L'état de la machine à un instant donné est donné par la valeur du $k+1$ -uplet d'entiers $(R, r_1, \dots, r_k) \in \mathbb{N} \times (\mathbf{B}^*)^k$.

Un programme d'une telle machine est constitué d'une liste finie I_1, I_2, \dots, I_q d'instructions. Chaque instruction est de l'un des quatre types suivants :

- Push₀(c, j), pour un certain $1 \leq c \leq k$ et $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(j, r_1, \dots, r_{c-1}, push_0(r_c), r_{c+1}, \dots, r_k)$.
- Push₁(c, j), pour un certain $1 \leq c \leq k$ et $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(j, r_1, \dots, r_{c-1}, push_1(r_c), r_{c+1}, \dots, r_k)$.
- Pop(c, j), pour un certain $1 \leq c \leq k$ et $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient $(j, r_1, \dots, r_{c-1}, pop(r_c), r_{c+1}, \dots, r_k)$.
- Top(c, i, j), pour un certain $1 \leq c \leq k$ et $0 \leq i \leq q$, $0 \leq j \leq q$: si l'état de la machine est (R, r_1, \dots, r_k) , il devient (i, r_1, \dots, r_k) si $top(r_c) = 0$ et (j, r_1, \dots, r_k) si $top(r_c) = 1$.

On fixe une valeur initiale pour les piles r_1, \dots, r_k . Le compteur d'instruction R vaut initialement 1. On convient que lorsque $R = 0$, la machine s'arrête. À chaque instant t , tant que $R \neq 0$, on regarde la valeur du compteur d'instruction R . On exécute alors l'instruction I_R correspondante, qui met à jour R , et les valeurs des piles r_1, \dots, r_k selon les règles plus haut pour cette instruction I_R .

Question 45. Montrer que toute machine de Turing peut être simulée par une machine à 2 piles.

Question 46. Prouver que pour toute machine de Turing, on peut construire un réseau de neurones linéaires saturés dont tous les coefficients sont rationnels qui la simule. On s'autorisera à ce que la simulation ne soit pas *en temps réel*⁵.

La réciproque est vraie : tout réseau de neurones linéaires saturés dont tous les coefficients sont rationnels peut être simulé par une machine de Turing. Cela découle de la thèse de Church-Turing, ou peut se prouver en construisant explicitement un programme de machine de Turing adéquat.

Les réseaux de neurones linéaires saturés dont les coefficients sont des rationnels sont donc essentiellement des machines de Turing, en terme de puissance de calcul.

Question 47. Formaliser le problème de l'apprentissage exact d'un réseau de neurones linéaires saturés. Prouver que le problème est indécidable.

On remarquera que l'on cherche souvent dans le contexte des réseaux de neurones, et de l'apprentissage profond à apprendre un réseau de façon approchée, alors que ces résultats concernent

5. Voir l'énoncé de la question 42.

la question de l'apprentissage exact (dans le sens où on cherche un réseau qui correspond exactement aux exemples).

Question 48. Le problème de l'apprentissage exact reste-t-il indécidable si on fixe une architecture ? Pour un réseau de neurones dont on fixe l'architecture ainsi que tous les poids et seuils, sauf un ? Discuter ce que l'on obtient.

* *
*